

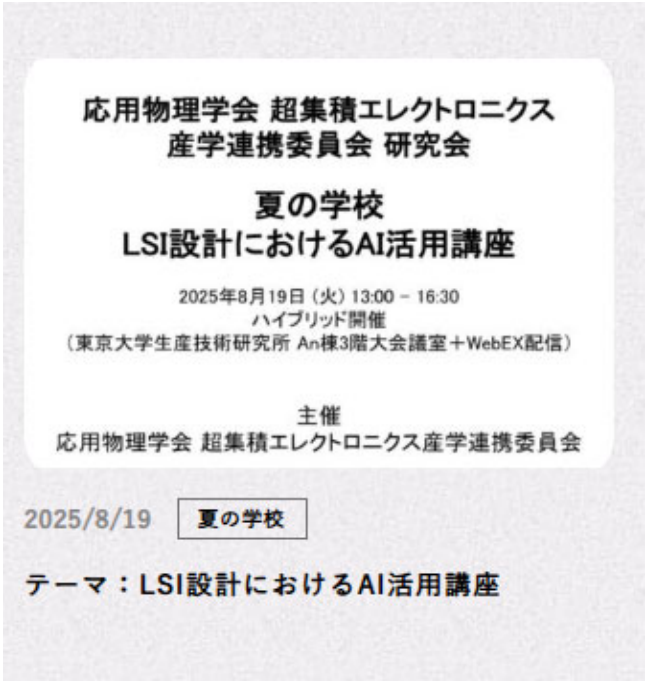
計画(会合)名称 夏の学校

開催日時	2025年 8月 19日
開催場所	東京大学生産技術研究所 An棟3階大会議室＋WebEX配信(ハイブリッド開催)
参加者	87名(内応用物理会員 10名)
実施組織	超集積エレクトロニクス産学連携委員会

開催目的
本講座では、「LSI設計におけるAI活用」をテーマに、AI技術をLSI分野でどのように理解し、取り入れていくべきかについて多面的に考える機会を提供する。AIに不慣れなLSI技術者にとっての導入的内容から、実務や研究における応用を志す参加者まで、それぞれが自らの視点でヒントを得られることを目指す。

開催内容
「LSIにおけるAI活用」をテーマとした3件のチュートリアル講演を行った。

開催結果(成果)
複数の大学および企業より87名(対面:18名、オンライン:67名)の参加があった。AIを使った半導体製造データ分析、AIを活用したアナログ回路の自動設計、AIを使ったRTL生成について講師4名を招いてチュートリアル講演を行った。具体的には、「Smart Silicon Manufacturing and Lifecycle management using AI」、「アンプ設計におけるAI活用 ～最適化アルゴリズムからLLMまで～」,「LLM-Driven Hardware Design: Enhancing Robustness with EDA-in-the-Loop」といったタイトルの講演が行われ、学会および産業における最新のトピックについての話題が提供された。それぞれの講演後は活発な質疑応答が行われた。事後アンケート(回答者12名)では、得られた回答については、特に満足度調査については全て「満足」および「どちらか」と満足」という良好な結果が得られた。そのほかの回答結果については次回開催に活用する予定である。



オンラインでの開催案内



開催場所